

Sebastián Arenas Pérez

+56 9 3771 2288

sebaarenasperez@gmail.com

<https://www.linkedin.com/in/seba-arenas-p>

Titulado con calificación máxima de ingeniería civil electrónica de la UTFSM. Experiencia en electrónica industrial, DCS y automatización en minería, normativas IEEE, ISA e IEC, comunicaciones por protocolos ProfiBus DP/PA, Profinet y Ethernet (Modbus TCP/IP). Me destaco por mi compromiso, gestión de personas, habilidades blandas, de administración y liderazgo.

Experiencia

Microgloblal, Spence | BHP Ingeniero DCS en proyecto Continuidad Operacional Cátodos Spence, apoyando al proceso minero y su operación a través del sistema de control **2025**

AquaChile Magallanes Práctica en el área de mantenimiento industrial de la piscicultura "Hollemburg", I&C, actualizando sistemas de monitoreo de estanques y prevención de inundación de pozos. **Verano 2024-2025**

Departamento de electrónica, UTFSM Ayudante docente, coordinador y de laboratorio en los cursos: ELO102, ELO107, ELO108, ELO381, ELO382, ELO384, ELO386, ILD208, e IQA270. **2021 - 2025**

LEVERMEC S.p.A. Trabajador de categoría "M2" en el proyecto "PV LEYDA". **Verano 2024**

Educación

Educación superior: Ingeniería Civil Electrónica, mención en electrónica industrial en Universidad Técnica Federico Santa María, Valparaíso. **2019 - 2025**

Adicionales

Licencia de conductor chilena categoría "A2" profesional. **vigente hasta 2026**

Voluntario en TELETÓN, Oficina de discapacidad Quillota. **2016**

Censista, Censo Nacional. **2017**

Centro de estudiantes de electrónica "CEE ELO" **2023-2025**

Publicación aceptada y presentada en conferencia "CHILECON 2025", autor principal del paper "Evaluation of Loss Modeling and Efficiency Estimation of SiC-based Half-Bridge Rapid Prototyping Platform". **2025**

Idiomas

Español: Lengua nativa
Inglés: B1 (intermedio-alto)

Herramientas computacionales

- Microsoft Office (Excel, Word, PowerPoint, Power BI, OneDrive y Teams)
- Siemens PCS7, STEP-7 y TIA Portal
- Matlab/Simulink
- Programación en Python/Jupyter Notebook, C orientado a STM32 y ESP32 y PLC en LAD, SFC
- OverLeaf (LaTeX/Beamer)
- PLECS y LTSpice
- ETAP, uso básico